PATENT ABSTRACTS OF JAPAN

(11)Publication number:

03-077402

(43) Date of publication of application: 03.04.1991

(51)Int.Cl.

H01P 1/208

(21)Application number: 01-213448

(71)Applicant: FUJITSU LTD

(22)Date of filing:

19.08.1989 (72)Invento

(72)Inventor: SOGO HIROYUKI

IWATSUKI HAJIME

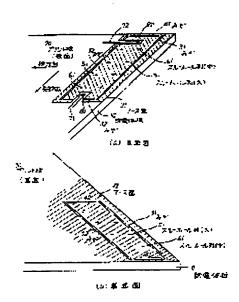
OMIYA KENJI

(54) DIELECTRIC FILTER

(57) Abstract:

PURPOSE: To obtain a small sized dielectric filter not impairing the entire flat ness when the filter is mounted on a plane printed circuit board by forming the filter in the inside of the printed circuit board.

CONSTITUTION: Two sets of grooves 31, 32; 41, 42 whose surface is made of a conductor each are provided opposite to each other on ground sides 21, 22 being upper and lower surfaces of a dielectric board 10 in the lengthwise direction and the lateral direction on a printed circuit board 20 and the ground surfaces 21, 22 being the upper and lower surfaces of the dielectric board 10 are connected through the dielectric board 10 by a conductor. Thus, a rectangular waveguide comprising the dielectric printed circuit board 20 whose thickness is equal to the thickness of the printed circuit board 20 is formed in this wave as the heart of the dielectric filter through which a microwave is transmitted. Thus, when the dielectric filter is mounted on the plane printed circuit board being the dielectric



board on which other circuit components are mounted, the small sized dielectric filter is attained, in which the entire flatness is not impaired.

LEGAL STATUS

[Date of request for examination]

[Date of sending the examiner's decision of rejection]

[Kind of final disposal of application other than the examiner's decision of rejection or application converted registration]

[Date of final disposal for application]

[Patent number]

[Date of registration]

[Number of appeal against examiner's decision

BEST AVAILABLE COPY

of rejection]
[Date of requesting appeal against examiner's decision of rejection]
[Date of extinction of right]

⑩日本国特許庁(JP)

①特許出願公開

@ 公開特許公報(A) 平3-77402

Solnt, Cl. 5

識別記号

庁内整理番号

@公開 平成3年(1991)4月3日

H 01 P 1/208

Z 7741-5J

審査競求 未請求 請求項の数 2 (全5頁)

◎発明の名称 誘電体フィルタ

釣特 顧 平1−213448

②出 顧 平1(1989)8月19日

创発 明 者 十 合 博 之 神奈川県川崎市中原区上小田中1015番地 富士通株式会社

内

砲発 明 者 岩 附 元 神奈川県川崎市中原区上小田中1015番地 富士通株式会社

73

20発 明 者 大 富 健 司 神奈川県川崎市中原区上小田中1015番地 富士通採式会社

內

创出 顧 入 富士逊株式会社

 神奈川県川崎市中原区上小田中1015番地

剪細 書

1. 発明の名称 誘電体フィルタ

2. 特許請求の範囲

【、換電体板(10)の上下面を金属で頂ってアース面(21.22)としたプリント板(20)の長季方向に短野球電管のFB:。、モードでマイクロ波を伝送する誘電体フィルタであって、設プリントを変の長季方向と機構を表現の上下面のアース面(21.22)を接続する表面が単体の上下のアース面(21.22)を接続する相互の列の間隔が一定(81.51)を連結する相互の列の間隔が一定(81.51)を連結する相互の列の間隔が一定(81.51)と、該スルーホール列(51.61)の前部と後接続をアリント概念を影響体フィルタ。

2. 前記の 2組の溝(31,32;41,42) を、前記スルーホール列(5i,6i) の各列の孔の径より小さい径の 2組のスルーホール列(81i,32i;41i,42i) に代替したことを特徴とした第1項記載の誘電体フィルタ、

3.発明の詳細な説明

(概要)

誘電体級の上下面を金属で覆ってアース面としたプリント板の最平方向に短形態競替の18.02 モードでマイクロ破を伝送する帯域港通の誘電外フィルタに関し、

他の回路部品も実装される誘電体基板の平面プリント級に実装された場合に、全体の平面性を扱なわない小形な誘電体フィルタを目的とし、

アリント版の基子方向と機方向に核誘電体級の上下面のアース面を接続する表面が準体の一組づつ対向する 2組の溝と、設 2組の溝で囲まれた部分に核構電体板を質適して上下のアース面を連結する相互の列の関係が一定(略 1/2) で各列の孔

特別平3-77402(2)

の径が任意のスルーホール列と、該スルーホール 列の前部と接縁に該ブリント板の表面の入力と出 力の伝送機器と接続される入出力結合部を備える ように構成する。又実施態様として前記の 2組の 譲を、前記スルーホール列の各列の孔の径より小 さい径の 2組のスルーホール列に代替する。

〔産拠上の利用分野〕

本発明はマイクロ被無線装置に使用されるマイクロ被の帯線通過フィルタに係り、特に誘電体板の上下間を金属で覆ってアース面としたプリント版の最手方向にマイクロ波を能影響破費のTB:。 モードで伝送する器電体フィルタに関する。

近年、無線茲重の小形化の要求に伴い、各部品のチップ化、小形化が要求されている。その為、マイクロ波の帯域通過フィルタも、半同軸型の小形な課電体フィルダが提供されているが、半同軸型フィルタは、通信周波数の高周波化に伴い挿入損失が大きくなり実用に耐えないので、高周波で使用に耐える新しいフィルクが望まれている。

くすると広くなる特性を有し、板状の認電体10Aの厚み24Aはフィルタの存入損失に弱き、薄人損失に弱きと連入損失は強加し、確定に厚くすると連入損失は強少する。したがって第5回の党外の機能失って、からとすると、誘電体10Aの関係をがはなって、アリント板22Aの表面に第5回の影響をあって、他の認品が小形化されるさいではが厚くなって、他の認品が小形化されるさいでのフィルタがプリント級22Aの形状、大きさいう問題があった。

[発明が解決しようとする課題]

本発明は、他の四層部品も実装される誘環体基 板の平面プリント板に実装される場合に、全体の 平面性を損なわない小形な誘電体フィルタの延供 を調酬とする。

〔課題を解決するための手段〕

そのため、上記の誘電体板の上下面を金属で開っ てアース面としたプリント級を、長季方向に海形 選抜管のTE.o. モードで伝道する挑電体フィルク が考察されている。

〔従来の技術〕

矩形遊波管のTS... モードで伝送する課館体フィルタは従来、舞5図の如く、板状の講館体10Aの全面をメタライズした中身が誘覚体で装置がルタのから、長平方向に、間隔がフィルタの中心周被数の凡をよ/2のポストのスルーホが、大の中心周被数の凡をよ/2のポストのスルー 大り214を所張出力に、外部のブリント仮22Aの設けで、共の両はに、入力ビン18Aと出類はサインの伝送は、大りップラインの伝送は、とはでは、は伝送線路からのマイクロ波を矩形源となった、は伝送線路からにモードで伝送する構造となり、たいた。モードとフィルタの通過とは関係し、太くすると情報幅は安くなり、知場と関係し、太くすると情報をはなった。

この課題は、矩形導放管のUE.a. モードの誘電 休フィルツを考えた時、披露体板の厚みは先に遊 べたように挿入損失には効いてくるが、通過措施 幅を決めるポストの形(第3図ではスルーホール 204.214 の径)には直接には関係しない。即ち、 厚さを弱くしてプリント復自身の誘電体の厚さと してもよい事、及び誘電体組の金剛を選移で照え ば無負荷の B値を、単同軸共襲セードに比べて十 分高く取れる事を利用し、第1 図の如く、源電体 板10の上下両面を金融で雇ってアース面21.22 と したプリント版20の蔓季方向と機方向に協議遺体 版の上下両面のアース面(21.22) を接続する変態 が遅体の一組づつ対向する 2組の渡31,32:41,42 と、数 2組の消で固まれた部分に誘急体板10を貫 通して上下荷面のアース間21.22 を掛ける相互の 列間隔が一定(略入/2)で各列の孔の様が任意の スルーホール列51.61 と、敏スルーホール列51.6 i の前部と鉄部に旅ブリント版20の表面の伝送線 路71.72 と接続される入出力結合部81.82 を有す るように構成した本発明、又、其の実施規模とし

て、第2 図の如く、第1 図の 2組の海31.32:41.4 2 の代りに、スルーホール列5:.6i の各列の孔の 径より小さい揺の 2組のスルーホール列31i.32i; 41i,42i を備えるようにした本発明によって解決 される。

木鶏明の誘電体フィルタの基本構成を示す第i 関の原題図において、

16 は、板状の器電体の誘電体板である。

29 は、隣電体級10を基板として他の面路部品を設けたプリント版である。

21,22は、誘電体板10の上面と下面を金属で扱ったアース面である。

31.32:41.42は、ブリント板2Gの長手方向と機方向に誘電体板10の上下面のアース面21.22 を接続する表面が導体の一観づつ射向する 2組の液である。

51.6i は、 2組の溝31.32;41.42 で囲まれた部分 に装電体設10を貧過して上下両面のアース面21. 22を繋げる相互の列間隔が一定(フィルタの中心 周波数の略人/2) で各列の孔が任意の径のスルー

ント校20の度さの延邦導致管を潜取し、入力の伝送線路71から出力の伝送線路72へ入出力的合部B1.82で結合され、TB:・・・マードでマイクコ設を通路伝送する機関体フィルタの母体となる。そしてこの2期の構動管の内部に設けられたスルーホール列5i,6i は、フィルタの段数を決めるポストの作用をし、列の相互の間隔はフィルタの中心問題数の略入/2に選ばれ、各列の孔の性は遭遇帯地幅を考慮して任意に選ばれる。そして其の厚さはブリント校自身の偶性体の厚さとしているので違い。

然しながら、TB.o. モードを用いているため、 その無負荷の C値を、半同軸共振モードに比べて 十分高く激れるので問題は解決される。

(実施例)

第1図の原型図はそのまま、本発明の実施例の 該電泳フィルタの機成を示し、既に詳述した。

第2 図は本発明の別の実施能の講覧体フィルタ であって、第1 図の 2組の溝31.32:41.42 の代り ホール列である。

71.72は、スルーホール列5i,6i の前部と後部の 入出力結合部81.82 で結合されるプリント版20の 表面の入力と出力の伝送練路である。

81,82は、伝送線路71.72 と結合するスルーホール列51.61 の前部と後部の入出力結合部である。

そして第2 図の311.321:41:48i は、第1 図の2組の満31.32:41.48 の代りに、スルーホール列5!.61 の各列の孔の径より小さい径で、調定体板10を貫通し上下面のアース面21.22 を接続する、一組づつ対向の 2組のスルーネール列である。

(作用)

本発明の誘電体フィルタは、そのブリント仮20の長手方詢と横方向に、その誘電体板10の上下頭のアース面21,22 に一組づつ対向して設けられた其の表面が導体の 2組の溝31,32;41,42 が、誘電体板10の上下面のアース面21,22 を課電体板10を質通して導体接続し、最さと幅の寸法が一定で、中央がブリント板20の誘電体であり、厚みがブリ

に、2 翅のスルーホール(小) 列31i.32i:411,42 i を用いて、上下のアース菌21,22 の長さと幅を 区切り接続した例である。

2 組のスルーホール(小) 列311,32i:41i.42i の各ホールの怪は、該列に囲まれた内部のスルー ホール列51.6i の各列の孔の径より小さい径であ り、誘電終板10の上下のアース面21.22 の長さと 幅を区切って接続し、競形薄被管の管壁としてい ス

2 組のスルーホール(小)列311.32i;41i,42i で誘電保援19の上下のアース面21.22 の長さと幅を区切って接続したものが、短形導波管の管盤と して動作する事は、矩形導波管の75,4,モードの 世界及び電波の流れは、第5 図の磁界及び電流の 分布図の如く、点線矢印の電流の同きから判るように、管の上から下へ、或いは下から上へ流れる 電流は有るが、横方同に流れる電流は無い事から 理解される。

第3 図は本発別の更に所の実施例の誘電体フィルタであって、多層のプリント級の一部(点線で

特爾平3-77402(4)

断った第2 暦と第3 暦の部分)にフィルタを構成した概であって、マイクロ域のセラミック複合モジュールの一部に、本発明の誤解体フィルタを思め込んだ例である。

第1 図~第3 図の何れの実機例の課電体フィルタでも、講覧体板のの厚さはブリント被自身の練気体の厚さとしているので輝く、然しながら、マイクロ被信号の伝送はTE1.1 モードを用いているため、その無負荷の a 値を、半同動英級モードに比べて十分高く取れるので、問題は無い。

〔発明の効果〕

以上説明した如く、本意明によれば、ブリント 級の内部にフィルクを形成できるので、高密度の 実装となり、マイクロ設無線遊識の小形化に大き く寄与する効果が得られる。

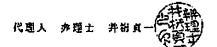
4. 図面の簡単な説明

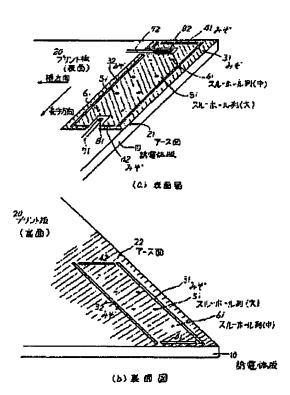
第1 図は本発明の誘電体フィルタの基本構成を 余す原理関、 第2 図、第3 図は本発明の実施例の誘電体フィルタの排放を示す構造図、

第1 図は本発明の実施例の動作を説明するため の短形導波者のTE, 31 モードの遊野と観流の分布

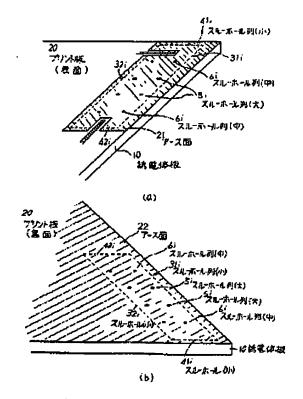
無5 図は健来の誘電体フィルタの構造図である。 図において、

10 は誤奪体担、20はプリント被、21,22 はアース菌、31,32;41,42 は 2組の体、31,32;41,42 は 2組の体、31,32;41;42 は 2組の体、71には 列、51.61 はスルーホール列、71は入力の伝送組路、72は出力の伝送組路、81,82 は入出力結合部である。

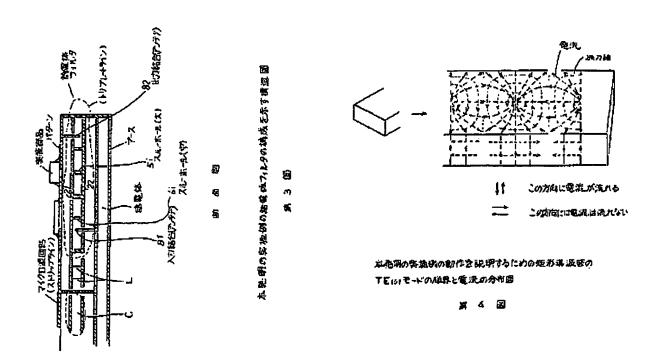


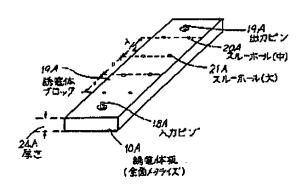


本年明の特定体フィルタの基本構成を示す原産園 第 1 図

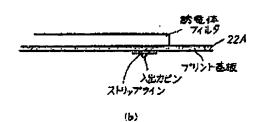


本を明の実現例の翡電体アルタの信頼を示す決選因 第 2 回





(a)



能果の鍋塩体マルタの構造 図

婚 5 駅

This Page is Inserted by IFW Indexing and Scanning Operations and is not part of the Official Record.

BEST AVAILABLE IMAGES

Defective images within this document are accurate representations of the original documents submitted by the applicant.

Defects in the images include but are not limited to the items checked:

BLACK BORDERS

DIMAGE CHECKED FOR THE ARTEST PORTESTANCES

G BLACK BURDERS
☐ IMAGE CUT OFF AT TOP, BOTTOM OR SIDES
☐ FADED-TEXT OR DRAWING
BLURRED OR ILLEGIBLE TEXT OR DRAWING
☐ SKEWED/SLANTED IMAGES
☐ COLOR OR BLACK AND WHITE PHOTOGRAPHS
☐ GRAY SCALE DOCUMENTS
☐ LINES OR MARKS ON ORIGINAL DOCUMENT
☐ REFERENCE(S) OR EXHIBIT(S) SUBMITTED ARE POOR QUALITY
OTHER.

IMAGES ARE BEST AVAILABLE COPY.

As rescanning these documents will not correct the image problems checked, please do not report these problems to the IFW Image Problem Mailbox.